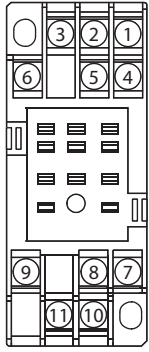
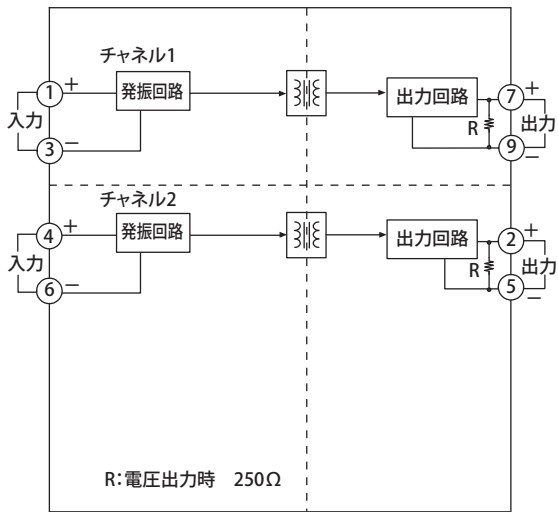


■端子配列



1	入力 (+) (チャンネル1)
2	出力 (+) (チャンネル2)
3	入力 (-) (チャンネル1)
4	入力 (+) (チャンネル2)
5	出力 (-) (チャンネル2)
6	入力 (-) (チャンネル2)
7	出力 (+) (チャンネル1)
8	使用禁止
9	出力 (-) (チャンネル1)
10	使用禁止
11	使用禁止

■ブロックダイアグラム



■外形寸法図

